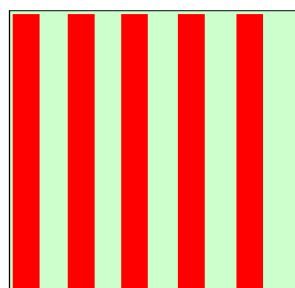


事例8：不良解析

依頼内容	実施内容	成果物
不良原因特定	テストデータの不良Bitを図式化し不良エリアの規則性を確認 回路知見から回路の不具合箇所を考察 不具合推定箇所から不良モードを推定	解析データ 解析結果報告書

1.不良エリア図示：不良モードを推定する
にあたりテストデータの不良Bitを図式化



Pass
Fail



正常

異常

2.回路知見から回路の不具合箇所を考察
不具合推定箇所から不良モードを推定

